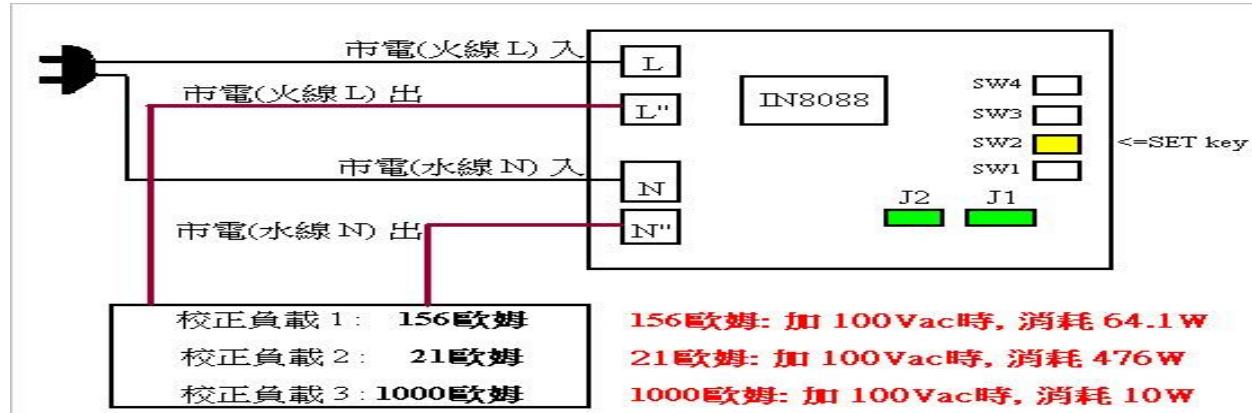


AC Power Meter 校正說明_20A 版_V5



[使用設備] AC Source 或 自耦 * 1 (1000W 以上輸出能力), 輸出電壓必需很穩定

校正負載 1 (156Ω 電阻 / 耐功率 100W) * 1

校正負載 2 (21Ω 電阻 / 耐功率 500W) * 1

校正負載 3 (1000Ω 電阻 / 耐功率 20W) * 1 --當 2W~30W 誤差需 2%以下,才使用

[校正步驟]

1. AC Source (或自耦), 先調好 **100Vac/60Hz** (注意: 加載時, AC 電壓源要穩定, 無壓降)
 2. 先用標準功率表 => 確認電壓 = **100Vac**, 測試負載為 **476W**
 3. 待校 PCB 的 **J1 短路, J2 開路**
 4. 待校 PCB 的 輸出端 接入 "校正負載 2 (21Ω)" → <先校大瓦數>
 5. 待校 PCB 的 輸入端 插入 AC Source (通電)
 6. 等待 7 秒 (或 待校 PCB 的 LCD 顯示正常功率值 476W)
 7. 拔下待校 PCB 的 輸入端 AC Source (斷電)
 8. 拔下待校 PCB 的 輸出端 "校正負載 2 (21Ω)"
- =====

9. 先用標準功率表 => 確認電壓 = **100Vac**, 測試負載為 **64W**

10. 待校 PCB 的 **J1 短路, J2 短路**

11. 待校 PCB 的 輸出端 接入 "校正負載 1 (156Ω)" → <後校小瓦數>
 12. 待校 PCB 的 輸入端 插入 AC Source (通電)
 13. 等待 7 秒 (或 待校 PCB 的 LCD 顯示正常功率值 46W)
 14. 拔下待校 PCB 的 輸入端 AC Source (斷電)
 15. 拔下待校 PCB 的 輸出端 "校正負載 1 (156Ω)"
- =====

16. 待校 PCB 的 **J1 開路, J2 開路**

17. 完成

=====

18. 若覆測時, W 或 A 誤差超出標準; 請重覆步驟 1~17。

經過上述”校正負載 1 & 負載 2”校正完成後，整機的阻性負載功率偵測誤差約 1%~2%。
只有 3W~30W 這個範圍，有可能超出 2%誤差。

(PS: 0W~3W 範圍，顯示值不列入 2%誤差處理，國際法規通常不測試這個範圍)

若需要 3W~30W 這個範圍誤差小於 2%，請增加下述校正步驟：

[3W~30W 誤差校正步驟]

校正負載 3=1000Ω (100Vac/10W)

1. AC Source (或自耦)，先調好 **100Vac/60Hz** (注意：加載時，AC 電壓源要穩定，無壓降)
2. 先用標準功率表 => 確認電壓 = 100Vac，測試負載為 10W
3. **待校 PCB 的 J1 開路, J2 短路**
4. 待校 PCB 的 輸出端 接入 ”校正負載 3 (1000Ω)”
5. 待校 PCB 的 輸入端 插入 AC Source (通電)
6. 等待 7 秒 (或 待校 PCB 的 LCD 顯示正常功率值 10W)
7. **拔下待校 PCB 的 輸入端 AC Source (斷電)**
8. **拔下待校 PCB 的 輸出端 ”校正負載 3 (1000Ω)”**
- =====
9. **待校 PCB 的 J1 開路, J2 開路**
10. 完成